WO 2005/062509

- 2

明細書

送信装置、受信装置、送信方法、受信方法、ならびに、プログラム

5 技術分野

本発明は、低密度パリティチェック(Low Density Parity Check; LDPC)符号を用いて対角成分以外の成分が 0 であるユニタリ行列による変復調を用いて効率良く通信を行う送信装置、受信装置、送信方法、受信方法、ならびに、これらをコンピュータ上にて実現するためのプログラムに関する。

背景技術

10

従来から、OFDM (Orthogonal Frequency Division Multiplex) 変復調に関連 する技術や、ユニタリ行列を用いた変復調に関連する技術について、以下の文献に開示されている。

[特許文献1] 特開2002-185428号公報

[特許文献2] 特開2001-285242号公報

[特許文献3] 特開平10-107761号公報

20 [非特許文献 1] 安 昌俊、笹瀬 巌、Convolutional Coded Coheretn and Differnetial Unitary Space-Time Modulated OFDM with Bit Interleaving for Multiple Anntenas system、信学技報、TECHNICAL REPORT OF IEICE、SST2002-47、2002年10月、75頁~80頁

特許文献1には、OFDM通信システムに係る発明が開示されている。

25 特に、受信OFDM信号を高速フーリエ変換によって周波数領域成分に変換 し、周波数領域成分をタイミング成分に処理し、タイミング成分からタイミン グ情報を導き出し、タイミング情報を受信OFDM信号に適用して受信機を同 期させるシステムが開示されている。

15

25

特許文献2には、OFDM変調方式により送信され、位相成分により情報を 伝送するようにしたPSK方式の信号を受信し、これを軟判定復号するOFD M復調装置に係る発明が開示されている。

5 特に、受信信号から帯域外成分を遮断する帯域制限フィルタのフィルタ特性 を検出しておき、帯域制限フィルタの出力信号を位相信号に変換した後、フィ ルタ特性に応じて位相信号を補正してから軟判定復号を行う構成に係る発明が 開示されている。

特許文献3には、OFDM方式による符号化伝送システムと送受信装置に係 10 る発明が開示されている。

特に、OFDM受信信号に対してOFDM復調およびデマッピングを行い、 内側デインターリーブ回路によりOFDM復調信号に内側デインターリーブを 施し、内側復調回路により内側デインターリーブされたOFDM復号信号を内 符号復号し、外側デインターリーブ回路により内符号復号化信号をに外側デイ ンターリーブを施し、外符号復号回路により外側デインターリーブされた内符 号復号信号を外符号復号して出力する構成に係る発明が開示されている。

非特許文献1は、本出願に係る発明者の1人が参加してなされた過去の研究 の論文であり、ユニタリ行列により空間一時間的な変復調を行い、複数のアン テナを用いて、時間差を設けて信号を発する発明が開示されている。

20 しかしながら、このような技術以外にも、OFDM通信に適用可能な種々の 通信技術が強く望まれている。

本発明は、以上のような課題を解決するためになされたもので、LDPC符号および対角成分以外の成分が0であるユニタリ行列による変復調を用いて効率良く通信を行う送信装置、受信装置、送信方法、受信方法、ならびに、これらをコンピュータ上にて実現するためのプログラムを提供することを目的とする。

発明の開示

15

以上の目的を達成するため、本発明の原理にしたがって、以下の発明を開示する。

本発明の第1の観点に係る送信装置は、符号化部と、直並列変換部と、ユニタリ行列変調部と、スプリット部と、逆フーリエ変換部と、並直列変換部と、 送信部と、を備え、以下のように構成する。

すなわち、符号化部は、伝送すべき信号の入力を受け付けて、これを低密度 パリティチェック符号化した符号化済信号を出力する。

10 そして、直並列変換部は、出力された符号化済信号の入力を受け付けて、これを直並列変換して、m (m ≥ 2)個の中間信号を出力する。

一方、ユニタリ行列変調部は、出力された m 個の中間信号を、対角成分以外が 0 である m 行 m 列のユニタリ行列に変調して、得られる行列を出力する。

さらに、スプリット部は、出力された行列の対角成分のそれぞれを、逆フー リエ変換部の入力チャネルに入力信号として与える。

そして、逆フーリエ変換部は、その入力チャネルに与えられた入力信号を逆 フーリエ変換して得られる m 個の逆フーリエ変換済み信号を出力する。

一方、並直列変換部は、出力された m 個の逆フーリエ変換済み信号を並直列変換して1つの送信信号を出力する。

20 さらに、送信部は、出力された送信信号を送信する。

逆フーリエ変換部のチャネル同士の周波数の差は、いずれも所定のコヒーレントバンド幅以上である。

本発明のその他の観点に係る受信装置は、受信部と、直並列変換部と、フーリエ変換部と、逆スプリット部と、ユニタリ行列復調部と、並直列変換部と、

25 復号化部と、を備え、以下のように構成する。

すなわち、受信部は、送信された送信信号を受信して、これを受信信号として出力する。

一方、直並列変換部は、出力された受信信号を直並列変換して m (m ≥ 2) 個の中間信号を出力する。

さら に、フーリエ変換部は、出力された m 個の中間信号をフーリエ変換して得られる m 個のフーリエ変換済み信号を出力する。

5 そして、逆スプリット部は、出力された m 個のフーリエ変換済み信号を、 ユニタ リ行列復調部に与える。

一方、ユニタリ行列復調部は、与えられた m 個のフーリエ変換済み信号の それぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列から、対 角成分以外が 0 である m 行 m 列のユニタリ行列を復調する。

10 さらに、並直列変換部は、復調された複数の復調済信号を並直列変換して、 これを直列化済信号として出力する。

一方、復号化部は、出力された直列化済信号を低密度パリティチェック復号 化して、これを伝送された信号として出力する。

そして、フーリエ変換部のチャネル同士の周波数の差は、いずれも所定のコ 15 ヒーレントバンド幅以上である。

本発明の他の観点に係る送信方法は、符号化工程と、直並列変換工程と、ユニタリ 行列変調工程と、スプリット工程と、逆フーリエ変換工程と、並直列変換工程と、送信工程と、を備え、以下のように構成する。

すなわち、符号化工程では、伝送すべき信号の入力を受け付けて、これを低 20 密度パリティチェック符号化した符号化済信号を出力する。

直並列変換工程では、出力された符号化済信号の入力を受け付けて、これを 直並列変換して、m (m ≥ 2)個の中間信号を出力する。

一方、ユニタリ行列変調工程では、出力された m 個の中間信号を、対角成分以外が 0 である m 行 m 列のユニタリ行列に変調して、得られる行列を出力 する。

さら に、スプリット工程では、出力された行列の対角成分のそれぞれを、逆 フーリ 工変換の入力チャネルに入力信号として与える。 そして、逆フーリエ変換工程では、逆フーリエ変換の入力チャネルに与えられた入力信号を逆フーリエ変換して得られる m 個の逆フーリエ変換済み信号を出力する。

一方、並直列変換工程では、出力された m 個の逆フーリエ変換済み信号を 5 並直列変換して1つの送信信号を出力する。

さらに、送信工程では、出力された送信信号を送信する。

そして、逆フーリエ変換工程における逆フーリエ変換のチャネル同士の周波 数の差は、いずれも所定のコヒーレントバンド幅以上である。

本発明の他の観点に係る受信方法は、受信工程と、直並列変換工程と、フー 10 リエ変換工程と、逆スプリット工程と、ユニタリ行列復調工程と、並直列変換 工程と、復号化工程と、を備え、以下のように構成する。

すなわち、受信工程では、送信された送信信号を受信して、これを受信信号 として出力する。

一方、直並列変換工程では、出力された受信信号を直並列変換して m (m ≥ 15 2) 個の中間信号を出力する。

さらに、フーリエ変換工程では、出力された m 個の中間信号をフーリエ変換して得られる m 個のフーリエ変換済み信号を出力する。

そして、逆スプリット工程では、出力された m 個のフーリエ変換済み信号を、ユニタリ行列復調工程に与える。

20 一方、ユニタリ行列復調工程では、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が O である m 行 m 列の行列から、対角成分以外が O である m 行 m 列のユニタリ行列を復調する。

さらに、並直列変換工程では、復調された複数の復調済信号を並直列変換して、直列化済信号として出力する。

25 一方、復号化工程では、出力された直列化済信号を低密度パリティチェック 復号化して、これを伝送された信号として出力する。

そして、フーリエ変換工程におけるフーリエ変換のチャネル同士の周波数の

差は、いずれも所定のコヒーレントバンド幅以上である。

本発明の他の観点に係る送信装置は、符号化部と、直並列変換部と、複数の ユニタリ行列変調部と、スプリット部と、逆フーリエ変換部と、並直列変換部 と、送信部と、を備え、以下のように構成する。

5 すなわち、符号化部は、伝送すべき信号の入力を受け付けて、これを低密度 パリティチェック符号化した符号化済信号を出力する。

そして、直並列変換部は、出力された符号化済信号の入力を受け付けて、これを直並列変換して、 $m \times n \ (m \ge 2, n \ge 1)$ 個の中間信号を出力する。

一方、複数のユニタリ行列変調部のそれぞれは、出力された $\mathbf{m} \times \mathbf{n}$ 個の中 10 間信号のうちのいずれか \mathbf{m} 個を重複なく、対角成分以外が $\mathbf{0}$ である \mathbf{m} 行 \mathbf{m} 列 のユニタリ行列に変調して、得られる行列を出力する。

さらに、スプリット部は、出力された行列の対角成分のそれぞれを、逆フー リエ変換部の入力チャネルに入力信号として与える。

そして、逆フーリエ変換部は、その入力チャネルに与えられた入力信号を逆 15 フーリエ変換して得られる m 個の逆フーリエ変換済み信号を出力する。

一方、並直列変換部は、出力された m 個の逆フーリエ変換済み信号を並直 列変換して1つの送信信号を出力する。

さらに、送信部は、出力された送信信号を送信する。

そして、逆フーリエ変換部のチャネル同士のうち、複数のユニタリ行列変調 20 部から出力される行列の対角成分が与えられるチャネル同士の周波数の差は、いずれも所定のコヒーレントバンド幅以上である。

また、本発明の送信装置において、複数のユニタリ行列変調部のうち、i 番目のものが出力する行列のj行j列の対角成分(ただし $0 \le i \le n$, $0 \le j \le m$)は、 逆フーリエ変換部のj \times m+i 番目の入力チャネルに与えられるように構成する ことができる。

本発明の他の観点に係る受信装置は、受信部と、直並列変換部と、フーリエ変換部と、逆スプリット部と、複数のユニタリ行列復調部と、並直列変換部と、

復号化部と、を備え、以下のように構成する。

すなわち、受信部は、送信された送信信号を受信して、これを受信信号として出力する。

一方、直並列変換部は、出力された受信信号を直並列変換して m × n (m ≥ 5 2, n ≥ 1)個の中間信号を出力する。

さらに、フーリエ変換部は、出力された $m \times n$ 個の中間信号をフーリエ変換して得られる $m \times n$ 個のフーリエ変換済み信号を出力する。

そして、逆スプリット部は、出力された $m \times n$ 個のフーリエ変換済み信号を、n 個ずつ重複なくユニタリ行列復調部のそれぞれに与える。

10 一方、複数のユニタリ行列復調部のそれぞれは、与えられた m 個のフーリ エ変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列から、対角成分以外が 0 である m 行 m 列のユニタリ行列を復調する。

さらに、並直列変換部は、復調された複数の復調済信号を並直列変換して、 これを直列化済信号として出力する。

15 一方、復号化部は、出力された直列化済信号を低密度パリティチェック復号 化して、これを伝送された信号として出力する。

そして、フーリエ変換部のチャネル同士のうち、複数のユニタリ行列復調部のそれぞれに与えられるフーリエ変換済み信号を出力するチャネル同士の周波数の差は、いずれも所定のコヒーレントバンド幅以上である。

20 また、本発明の受信装置において、複数のユニタリ行列復調部のそれぞれは、 対角成分以外が 0 である m 行 m 列のユニタリ行列であって、あらかじめ定め られた複数のユニタリ行列のそれぞれと、与えられた m 個のフーリエ変換済 み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列 と、を対比して、当該あらかじめ定められた複数のユニタリ行列のうち、その 25 ユークリッド距離が最小のものを選択し、当該選択されたものを復調の結果と するように構成することができる。

また、本発明の受信装置において、複数のユニタリ行列復調部のうち、i番

本発明の他の観点に係るプログラムは、コンピュータを、上記の送信装置の 5 各部として機能させるように構成する。

本発明の他の観点に係るプログラムは、コンピュータを、上記の受信装置の 各部として機能させるように構成する。

本発明のプログラムを、他の機器と通信可能なコンピュータに実行させることにより、本発明の送信装置、受信装置、送信方法、ならびに、受信方法を実 10 現することができる。

また、当該コンピュータとは独立して、本発明のプログラムを記録した情報 記録媒体を配布、販売することができる。また、本発明のプログラムを、イン ターネット等のコンピュータ通信網を介して伝送し、配布、販売することがで きる。

特に、当該コンピュータがDSP (Digital Signal Processor) やFPGA (Field Programmable Gate Array) などのプログラム可能な電子回路を有する場合には、本発明の情報記録媒体に記録されたプログラムを当該コンピュータに伝送し、当該コンピュータ内のDSPやFPGAにこれを実行させて、本発明の送信装置や受信装置を実現するソフトウェアラジオ形式の手法を利用することができる。

図面の簡単な説明

図1は、 最も単純なユニタリ行列変調を行う送信装置の模式図である。

25 図 2 は、 LDPC符号とOFDM技術とユニタリ行列変調とを組み合わせ た送信装置の概要構成を示す模式図である。

図3は、 スプリット処理の説明を示す説明図である。

図4は、 図2に示す送信装置と対になる受信装置の概要構成を示す模式図である。

図5は、 他の実施形態に係る送信装置の概要構成を示す模式図である。

図6は、 他の実施形態に係る受信装置の概要構成を示す模式図である。

5 図7は、 他の実施形態に係るスプリット処理の概要構成を示す模式図である。

図8は、 LDPC符号に対応するグラフの例を表した説明図である。

図9は、 受信装置におけるLDPC復号化の処理の制御の流れを示すフローチャートである。

10 図10は、 実験結果を示すグラフである。

発明を実施するための最良の形態

以下では、本発明を実施するための最良の実施形態について説明するが、当 5 該実施形態は説明のための例示であり、本発明の原理にしたがった他の実施形態もまた、本発明の範囲に含まれる。

まず、本実施形態で用いられるユニタリ行列について述べる。m 行 m 列の正方行列 S (i 行 j 列の要素を $s_{i,j}$ と書く。)その随伴行列(共役転置行列)S (i 行 j 列の要素は $s_{j,i}$ である。ただし、x は x の共役複素数である。)について、E を m 行 m 列の単位行列としたときに、

 $S S_* = S_* S = \mathbf{E}$

が成立する場合、Sを「ユニタリ行列」と呼ぶ。本実施形態では、ユニタリ行列のうち、対角成分以外がすべて0であるものを用いる。

たとえば、2行2列のユニタリ行列としては、以下のようなものが考えられ 25 る。

[数1]

20

$$\begin{pmatrix} 1 & 0 \\ 0 & 1 \end{pmatrix}$$

[数2]

$$\left(egin{array}{cc} i & 0 \ 0 & i \end{array}
ight)$$

[数3]

$$\begin{pmatrix} -1 & 0 \\ 0 & -1 \end{pmatrix}$$

[数4]

5

$$\begin{pmatrix} -i & 0 \\ 0 & -i \end{pmatrix}$$

m 行 m 列の対角成分以外が 0 のユニタリ行列として、どのようなものを選択すべきか、については、[非特許文献 1]に開示されているものと同様の技術 10 を採用することができる。

さて、以下の説明例では、この4種類のユニタリ行列を変復調に採用することとする。 $4=2^{\circ}$ であるから、2 ビットの情報をこれらのユニタリ行列に1 対 1 に対応付けることができる。

そこで、これらのそれぞれについて、以下のような2ビットの入力を対応付

ける。

[数5]

 $\begin{pmatrix} 0 \\ 0 \end{pmatrix}$

[数6]

 $\begin{pmatrix} 1 \\ 0 \end{pmatrix}$

[数7]

5

 $\begin{pmatrix} 0 \\ 1 \end{pmatrix}$

[数8]

 $\begin{pmatrix} 1 \\ 1 \end{pmatrix}$

10 以下では、これらの例に基づき、2行2列のユニタリ行列変復調について説明する。すなわち、ユニタリ行列変調とは、[数5]~[数8]で示される2個の信号(各要素の値がそれぞれ1個の信号に相当する)入力があった場合に、これに対応付けられた [数1]~ [数4]で示される行列を変調結果として出力するものであり、ユニタリ行列復調とは、その逆の操作を行うものである。

15

20

25

(基本となるユニタリ 行列変調)

図1は、最も単純なユニタリ行列変調を行う送信装置の構成図である。以下、 本図を参照して説明する。

送信装置101においては、伝送すべき信号が、単位時間あたりfビットの 5 レートで、直並列変換部102に入力される。

直並列変換部102は、これを2つの中間信号に直並列変換する。したがって、各中間信号の出力レートは、単位時間あたりf/2ということになる。

つぎに、これらの中間信号が、ユニタリ行列変調部103に与えられる。ユニタリ行列変調部103は、2つの中間信号の入力を受け付けて、2つの変調10 信号を出力する。すると、ユニタリ行列変調部103は、入力された2つの中間信号を縦ベクトル([数5]~[数8])と見たときに、これに対応する行列([数1]~[数4])を出力する。

たとえば、2つの中間信号が [数5] で表されるものであり、出力されるべき行列が [数1] で表されるものであるときには、時間順に変調信号の一方には 1,0 を、他方には 0,1 を、それぞれ出力する。したがって、各変調信号の出力レートは、単位時間 あたり f ということになる。

ついで、各重量部104は、各変調信号を、互いに異なる搬送周波数の搬送 波に重畳する。ここで、ユニタリ行列の各要素の値は、一般には複素数であり、 重畳結果の位相が変化する。そして、各アンテナ105は、それぞれの信号を 出力する。

上記のように、ユニタリ行列変調部105が出力するユニタリ行列は、対角成分以外は0である。したがって、上記の実施例では、アンテナ105のいずれか1つが信号を発している(送信電力が非0である)ときには、他のアンテナ105はいずれも信号を発していない(送信電力が0である)ことになる。このようにして、一つの信号を、時間軸、空間軸のそれぞれに展開して送信を行う。

ここでさらに、アンテナ105が互いに排他的に信号を発していること、す

なわち、ユニタリ行列変調部103が出力するユニタリ行列の対角成分がすべて0であること、を利用して、時間軸での圧縮を考える。また、図1に示す実施形態では、アンテナ105の数が、ユニタリ行列の次元数と同じだけ必要となるが、アンテナ105の数を1つで済むようにすることを考える。このために適用される技術がOFDM技術である。

(送信装置の実施形態)

20

図2は、OFDM技術とユニタリ行列変調とを組み合わせた送信装置の概要構成を示す。

まず、送信装置101では、符号化部201が伝送すべき信号をLDPC符 10 号化して、符号化済信号として出力する点が、図1に示す実施形態と異なる。 LDPC符号の詳細については後述する。

次に、直並列変換部102、ユニタリ行列変換部103の処理は、図1に示す実施形態と同じである。

すなわち、符号化済信号が、直並列変換部102に入力されると、直並列変 5 換部102は、これを2つの中間信号に直並列変換する。

つぎに、これらの中間信号が、ユニタリ行列変調部103に与えられる。ユニタリ行列変調部103は、2つの中間信号の入力を受け付けて、2つの変調信号を出力する。すると、ユニタリ行列変調部103は、入力された2つの中間信号を縦ベクトル([数5] ~ [数8])と見たときに、これに対応する行列([数1] ~ [数4])を出力する。

たとえば、2つの中間信号が [数 6] で表されるものであり、出力されるべき行列が [数 2] で表されるものであるときには、時間順に変調信号の一方には i, 0 を、他方には 0, i を、それぞれ出力する。

そして、ユニタリ行列変調部103が出力するこれらの信号の実部と虚部の 25 組み合わせ (行列の次元数と一致) を、スプリット部111が、逆フーリエ変 換部112の実部と虚部の組み合わせ (IチャンネルとQチャンネル) にそれ ぞれ入力して、逆フーリエ変換を行う。

図3は、スプリット部111の処理の説明を示すものである。スプリット部111は、i番目の信号については、行列のi行i列の要素の値を出力する。 すなわち、上記の例では、スプリット部111は、[数9]を出力することとなる。

5 [数9]

$$\begin{pmatrix} i \\ i \end{pmatrix}$$

i行i列の要素(対角成分)以外の要素は、すべて0であるので、このような処理を行っても情報が失われることはない。なお、スプリット部では、さらに、各出力の入れ替えを行っても良い。スプリット処理が終わったら、これを 逆フーリエ変換部112に与える。

なお、ユニタリ行列変調部 1 0 3 が、ユニタリ行列そのものを出力するのではなく、ユニタリ行列の対角成分だけを出力するような実施態様を採用しても良い。この場合は、スプリット部 1 1 1 で信号の入れ替えを行わない場合は、スプリット部 1 1 1 は不要となり、ユニタリ行列変調部 1 0 3 の出力がそのまま逆フーリエ変換部 1 1 2 に与えられることになる。本例では、[数 1] ~ [数 4] の行列にかえて、以下の [数 1 0] から [数 1 3] のベクトルを利用する、ということである。

[数10]

15

$$\begin{pmatrix} 1 \\ 1 \end{pmatrix}$$

20 [数11]

WO 2005/062509 PCT/JP2003/016275

15

$$\begin{pmatrix} i \\ i \end{pmatrix}$$

[数12]

$$\begin{pmatrix} -1 \\ -1 \end{pmatrix}$$

[数13]

$$\left(egin{array}{c} -i \ -i \end{array}
ight)$$

5

逆フーリエ変換部112では、入力された信号群を、通常のOFDM通信と同様に逆フーリエ変換する。逆フーリエ変換部112において行われる逆フーリエ変換のチャンネル(OFDM通信のサブキャリア)同士の周波数の差は、所定のコヒーレントバンド幅以上とすることが望ましい。コヒーレントバンド10 幅は、遅延波によるチャンネル応答が似ているようなチャンネル同士の周波数の差であり、遅延波の遅延時間が長ければ、チャンネルのコヒーレントバンド幅は狭くなり、遅延波の遅延時間が短ければ、チャンネルのコヒーレントバンド幅は広くなる。

ここでたとえば、80MHz のバンド幅で128個のサブキャリアのOFDM システムを考えると、サブキャリアのバンド幅 Δ f = 80MHz/128 = 625kHz ということになる。ここで、RMS(Root Mead Squared)遅延スプレッド τ = 714ns と考えると、コヒーレントバンド幅 B。= 1/(50 τ) = 28kHz \Rightarrow 0.048 Δ f であ

る。この式中の定数 50 はコヒーレントバンド幅の計算係数であり、いわゆる 安全係数に類似する定数である。

したがって、このような場合には、隣合うチャンネル(サブキャリア)同士の周波数の差は、コヒーレントバンド幅より十分に大きいことになる。このように、伝播伝搬路の状況や利用される周波数帯などの状況によってRMS遅延スプレッドの大きさが得られれば、それからコヒーレントバンド幅を求めることができる。

逆フーリエ変換が終了したら、出力された信号を並直列変換部113が並直列変換して1つの信号とし、送信部114がこれを1つのアンテナ105から送信する。この段階は、通常のOFDM送信と同様である。

(受信装置の実施形態)

図4は、図2に示す送信装置101と対になる受信装置の概要構成を示す模式図である。以下、本図を参照して説明する。

受信装置401の受信部403は、送信装置101から送信された信号をアンテナ402を介して受信する。次に、直並列変換部404は、この受信信号を直並列変換して、2個の中間信号を出力する。この「2」という値は、送信装置101で用いるユニタリ行列変調が2行2列のユニタリ行列を用いることに基づくものであり、m行 m列のユニタリ行列を使う場合は、m個の中間信号を出力することとなる。

- 20 そして、フーリエ変換部 4 0 5 は、通常のOFDM通信同様、中間信号をフーリエ変換して、2 個のフーリエ変換済み信号を出力する。このフーリエ変換部 4 0 5 は、送信装置 1 0 1 の逆フーリエ変換部 1 1 1 と対になるものであり、各チャンネル(サブキャリア)の周波数の差(各チャンネル(サブキャリア)のバンド幅)は、上記のように、コヒーレントバンド幅以上となっている。
- 25 さて、電波伝搬路における種々の影響がなければ、ここで出力される信号は、 [数10]~ [数13]のいずれか(に比例するもの)となるはずであるが、 現実には、電波伝搬路の影響により、これらの信号とはずれが生じている。

10

20

そこで、逆スプリット部406では、フーリエ変換済み信号が、[数10] ~ [数13] のいずれに最も近いか、を判定して、最も近いと判定されたべクトルを求める。「近さ」はベクトル同士のユークリッド距離によって定めるのが典型的であるが、ベクトルの各成分の差の絶対値の総和など、種々の「距離」の計算手法を採用することができる。

・そして、図3に示すスプリットとは逆の変換「逆スプリット」により、求められたベクトルの各成分を対角成分とするユニタリ行列を得る。

ユニタリ行列復調部 407は、逆スプリット部が出力したユニタリ行列(上記例の [数 5] ~ [数 8]) にあらかじめ対応付けられたベクトル(上記例の [数 1] ~ [数 4])を出力する。

さらに、並直列変換部408は、ユニタリ行列復調部407が出力したベクトルを並直列変換して、出力する。

最後に、復号化部202は、並直列変換された信号をLDPC復号化して、 これを伝送された信号として出力する。LDPC符号の詳細については、後述 15 する。

なお、逆フーリエ変換部 1 1 2 やフーリエ変換部 4 0 5 としては、既存の高速フーリエ変換用の電子素子回路などを利用することができるが、この場合には、各チャンネル (サプキャリア) のバンド幅は固定となっていることが多い。そこで、上記のように求めたコヒーレントバンド幅よりも、上記のバンド幅が狭い場合には、チャンネルを何個おきかにスキップして利用することによって、各チャンネルの周波数帯の周波数差を広げることができる。

(その他の実施形態)

上記の実施形態では、ユニタリ行列変調部やユニタリ行列復調部やを1つだけ採用して変復調を行っていたが、本実施形態では、m 行 m 列のユニタリ行 列変調部、ユニタリ行列復調部をそれぞれ n 個使い、OFDMにおいては m × n 個のチャネルを利用する。典型的には、上記の実施例においてあげたように、m=2とする。

WO 2005/062509

図5は、本実施形態に係る送信装置の概要構成を、図6は、本実施形態に係る受信装置の概要構成を、それぞれ示す説明図であり、上記実施形態と同様の要素には、同じ符号を付してある。

送信装置101において、符号化部201は、伝送すべき信号の入力を受け 付けて、これをLDPC符号化する。LDPC符号化の詳細については、後述 する。

直並列変換部 1 0 2 は、 LD P C符号化された信号の入力を受け付けて、これを直並列変換して、 $m \times n$ ($m \ge 2$, $n \ge 1$)個の中間信号を出力する。この中間信号を、順に、 a_0,a_1 , …, $a_m \times n_1$ とする。

-方、複数のユニタリ行列変調部103のそれぞれは、出力された $m \times n$ 個の中間信号のうちのいずれか m 個を重複なく、対角成分以外が0である m 行m列のユニタリ行列に変調して、得られる行列を出力する。

ユニタリ行列変調部 1 O 3 のそれぞれに番号 0 ~ n-1 を割り当てるとすると、典型的には、i 番目のユニタリ行列変調部 1 O 3 には、中間信号 ai × m, ai × m+1, 15 …, ai × m+m-1 が与えられることになる。

以降では、理解を容易にするため、当該 i 番目のユニタリ行列変調部 1 0 3 が出力する行列のj行j列の対角成分を、njと書くこととする。

さらに、スプリット部 1 0 4 は、出力された行列の対角成分のそれぞれを、 逆フーリエ変換部 1 0 5 の入力チャネルに入力信号として与える。この際に、

同じユニタリ行列変調部103から出力される対角成分 no, ni, …, ni, …, は、できるだけその周波数が離れた入力チャネルに与えることが望ましい。また、この際に、当該周波数の差は、コヒーレントバンド幅以上であるようにする。

この条件は、上記実施形態よりも、緩い条件である。すなわち、上記実施形態がは、入力チャネル同士のすべての組み合わせについて、その周波数の差がコヒーレントバンド幅以上であることが求めらるが、本実施形態では、同じユニタリ行列変調部103から出力される対角成分が与えられる入力チャネルに

ついて、その周波数の差がコヒーレントバンド幅以上であれば十分である。

このように設定できるのは、同じユニタリ行列変調部103から出力される信号(対角成分)については、チャネル応答が類似していることによるものである。

もちろん、本実施形態においても、すべての入力チャネルの周波数差は大きいことが遅延波対策としては望ましいが、性能とのトレードオフの関係にあるので、これらの数値は、適用分野に応じて適宜設定することができる。

そこで、逆フーリエ変換部105の入力チャネルを、その周波数の順に、co, ci, …, cm × mi と名付けることとする。同じユニタリ行列変調部103から出力さ れる対角成分 no, ni, …, nmi, …, をできるだけ遠い周波数の入力チャネル に与えるには、対角成分 njは、入力チャネル cj × mi に与えることとすれば良い。 このような信号の与え方を、図7 (a) に示す。

このほか、所定の1以上の定数 k に対 して、対角成分 Tij を Cj × (m+k)+1 に与えることとしても良い。この様子を図 7 (b) に示す。この場合、逆フーリエ変換 部105の入力チャネルのうち、一部 (Cj × (m+k)+1+1 ~ Cj × (m+k)+1+k 1 に相当するチャネル) には、ユニタリ行列変調部105の出力は与えないこととなるので、典型的には値0を与えることとなる。ただし、これらの一部の入力チャネルには、既知信号を与えることとして、当該チャネルをパイロット信号の伝送用に利用することとしても良い。この場合は、受信装置401においても当該パイロット信号により同期をとり、各種の信号補償を行うなどの処理を加えることができる。

そして、逆フーリエ変換部105は、その入力チャネルに与えられた入力信 号を逆フーリエ変換して得られる複数の逆フーリエ変換済み信号を出力する。

一方、並直列変換部106は、出力された複数の逆フーリエ変換済み信号を 25 並直列変換して1つの送信信号を出力する。

さらに、送信部107は、出力された送信信号を送信する。

一方、当該送信装置101に対応する受信装置401は、受信部403と、

直並列変換部404と、フーリエ変換部405と、逆スプリット部406と、 複数のユニタリ行列復調部407と、並直列変換部408と、復号化部202 と、を備え、以下のように構成する。

受信部403は、送信された送信信号をアンテナ402を介して受信して、 5 これを受信信号として出力する。

一方、直並列変換部 404 は、出力された受信信号を直並列変換して $m \times n$ ($m \ge 2$, $n \ge 1$)個の中間信号を出力する。

さらに、フーリエ変換部 405は、出力された $m \times n$ 個の中間信号をフーリエ変換して得られる $m \times n$ 個のフーリエ変換済み信号を出力する。

10 そして、逆スプリット部406は、出力された m × n 個のフーリエ変換済 み信号を、n 個ずつ重複なくユニタリ行列復調部407のそれぞれに与える。 この対応関係は、送信装置101におけるものと逆の関係となる。図7に示す 例でいえば、信号が与えられる向きを表す矢印を逆向きにすれば、逆スプリッ トの処理になる。

15 一方、複数のユニタリ行列復調部407のそれぞれは、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が0である m 行 m 列の行列から、対角成分以外が0である m 行 m 列のユニタリ行列を復調する。すなわち、上記実施形態と同様に、「所定のユニタリ行列」と、「フーリエ変換済み信号のそれぞれが対角成分であり、対角成分以外が0である m 20 行 m 列の行列」と、のユークリッド距離が最小のもの、すなわち、「所定のユニタリ行列の対角成分からなるベクトル」と、「フーリエ変換済み信号のそれぞれを成分とするベクトル」と、ののユークリッド距離が最小のものを選択し、これに対応付けられた信号を復調済信号として出力する。

たとえば、以下の [数 1 4] が「フーリエ変換済み信号のそれぞれが対角成 25 分であり、対角成分以外が 0 である m 行 m 列の行列」である場合、 [数 1] ~ [数 4] のうち、これにユークリッド距離が最も近いものは、 [数 1] に表されるユニタリ行列であるから、復調済み信号は、 [数 5] となる。

[数14]

$$\begin{pmatrix} 0.8 & 0 \\ 0 & 0.9 \end{pmatrix}$$

なお、ユークリッド距離を求める前に、「フーリエ変換済み信号のそれぞれが対角成分であり、対角成分以外が 0 である m 行 m 列の行列」について、適当な正規化を行っても良い。たとえば、各対角成分を「対角成分の 2 乗平均」で除算する、などの手法が考えられる。この場合、[数 1 4] に対応する正規化後の行列を計算すると、対角成分の 2 乗平均は 0.85147 であるから、[数 1 5] のようになる。

[数15]

10

$$\left(\begin{array}{cc}
0.93955 & 0 \\
0 & 1.05700
\end{array}\right)$$

さらに、並直列変換部407は、復調された複数の復調済信号を並直列変換 し、復号化部202は、これをLDPC復号化して、伝送された信号として出 力する。

なお、送信装置101、受信装置401における対角成分以外が0のユニタ リ行列の選択、および、信号とユニタリ行列との対応付けは、「ユニタリ行列 変調部103と対応するユニタリ行列復調部407の対」のそれぞれについて、 同じものを選択しても良いし、異なるものを選択しても良い。特に、隣り合う 「ユニタリ行列変調部103と対応するユニタリ行列復調部407」について、 異なるユニタリ行列の選択や対応付けを採用することとしても良い。

20 さて、かりにLDPC符号化/復号化を用いない場合は、上記のように、同 じユニタリ行列変調部から出力される対角成分が与えられる入力チャネルにつ

20

選ぶ。

いて、その周波数の差がコヒーレントバンド幅以上であることが求められるが、 LDPC符号を用いた場合は、これよりも狭いバンド幅にすることもできる。 以下では、LDPC符号の処理について、詳細に説明する。

(LDPC符号)

5 LDPC符号は、その性能がシャノンの限界に大変近いことが知られている 符号である。

LDPC符号は、疎な二進グラフ(sparse bipartite graph)から得られる線形符号である。図8は、このようなグラフの例を示す説明図である。

本図に示すように、グラフの左側にはノードが n 個あり (これらを「メッセ 10 ージノード」という。)、右側にはノードが r 個ある (これらを「チェックノー ド」という。)。

以下の手順により、このグラフから、ブロック長が n、次元が少なくとも n-r の線形符号を得ることができる。

すなわち、n 個の要素からなる符号語 (c_1,c_2,\cdots,c_n) を考えた場合、このそれ (c_1,c_2,\cdots,c_n) を考えた場合、このそれ (c_1,c_2,\cdots,c_n) ないずれも (c_1,c_2,\cdots,c_n) ないがない (c_1,c_2,\cdots,c_n) ない (c_1,c_2,\cdots,c_n) ない

次に、メッセージノードとチェックノードとを連結するのであるが、あるチェックノードに連結されているメッセージノードに割り当てられた符号語の総和 (0+0=1+1=0, 0+1=1+0=1 という加算を用いる。)が、0となるようにする。このような連結のやり方は何通りもあるが、後述するように、連結のやり方を

さて、このようにしてできたグラフは、連結行列 (adjacency matrix) によって表現することができる。すなわち、行列 H は n 行 r 列の二進行列 (各要素の値が 0 または 1 である行列。) であり、その j 行目 i 列目の要素は、i 番目のチェックノードと j 番目のメッセージノードとがグラフで連結されている場合に 1 となり、それ以外の場合は 0 となる。したがって、この行列 H は、[数 1 6] のように表現することができる。

「数16]

$$H = \begin{pmatrix} 1 & 1 & 1 & 1 & 0 & 1 & 0 & 1 & 0 & 1 \\ 1 & 0 & 1 & 1 & 0 & 0 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 1 & 0 & 0 & 0 & 1 & 0 & 0 \\ 1 & 0 & 0 & 0 & 1 & 0 & 1 & 1 & 1 & 1 \\ 0 & 0 & 1 & 1 & 1 & 0 & 1 & 0 & 1 & 0 \end{pmatrix}$$

符号語 c = (c,,c,…, c)は、X,X,…, X, に対応付けられるので、行列の積 および転置を考えれば、

 $H c^T = 0$ 5

が成立することとなる。

この行列 H を、符号語 c に対するパリティチェック行列いう。

LDPC符号とは、このようにして符号語から作られたパリティチェック行 列のうち疎なもの(値が0である要素の数の割合が多いもの)をいう。したが って、符号語 c = (c₁,c₂,…, c_a)から行列 H (の要素を1列に並べたもの)を求 10 めることが、LDPC符号化である、ということとなる。

次に、このようにして得られた行列 H から、もとの符号語 c を得る処理が LDPC復号化である。以下では、復号の処理の詳細について説明する。図9 は、LDPC復号化の処理の制御の流れを示すフローチャートである。以下、

本図を参照して説明する。

n 行 r 列のパリティチェック行列 H において、各列に 1 が出現する数を t で あるとする。このようなパリティチェック行列を「(r,n,t)LDPC符号」と呼 ౣఀ

t > 2 である場合、LDPC符号の最小距離がブロック長 n に比例して大き

くなるような(r,n,t)LDPC符号が少なくとも1つ存在する。

したがって、復号処理に要する時間や復号処理が複雑になってしまうことを 実用化の際に考慮すると、符号長を長くするのには限界があるが、符号長を長 くすればより高い符号ゲインを得ることができる。

5 最小距離が大きくなっていく割合は、非 0 である要素の数によって決まるが、 すなわち、t を n で割った値によって決まることになる。

以下では、和積アルゴリズムを用いて LDP C符号を復号する処理の詳細について説明する。

まず、 $1 \le i \le n$ に対して以下のように定義される λ_i を考える。

10 $\lambda_i = \ln(\omega_i(y_i|0)) \omega_i(y_i|1)$

LDPC符号のi行目において、0が出現する割合が ω (y_i|0)であり、1が出現する割合が ω (y_i|1)}である。その自然対数をとっているから、 λ はエントロピーに関係する値である。

この λ · を「ローカル L L R 」と呼ぶ。「ローカル」であると言われる理由 5 は、 λ · が i 番目に受信したシンボルによって定義されるからである。すなわ ち、行列 H は、各行を伝送されるシンボルとして考え、当該シンボルを 1 行 目から順に n 行目まで直列に並べることによって、符号化されているのである。

以下の処理はコンピュータを用いて行うので、パリティチェック行列 H のほか、一時的に用いる行列 α , β と、復号結果を格納する z をR A M などのメモリに記憶することとなる。そこで、理解を容易にするため、これらの要素の j 列 i 行 $(1 \le j \le r, 1 \le i \le n)$ の要素を、たとえば H[j,i] のように表記するものとする。

また、以下のような集合を考える。

$$A(j) = \{i|H[j,i] = 1\}$$

25
$$B(i) = \{j|H[j,i] = 1\}$$

20

以下、処理の詳細について述べる。処理が開始されると、まず、H[j,i]=1 を満たすすべての j,i の組み合わせについて、 $\beta[i,i]$ に 0 を格納する。 β のそれ

以外の要素には、1や-1等の適当な初期値を格納する(ステップS 9 0 1)。 次に、以下のステップS 9 0 3 ~ステップS 9 0 6 の処理を、L 回繰り返す (ステップS 9 0 2)。

すなわち、H[j,i]=1 を満たすすべての j,i の組み合わせについて、[数17] を計算し、その値を α [j,i]に格納する(ステップS903)。

[数17]

$$\prod_{i' \in A(j) \setminus i} \operatorname{sign}(\lambda_{i'} + \beta[j, i']) \times f\left(\sum_{i' \in A(j) \setminus i} f(|\lambda'_i + \beta[j, i']|)\right)$$

ここで、逆スラッシュは、「逆スラッシュの左辺の集合から右辺の要素を除去した集合」を意味する。したがって、[数17] の場合は、i' ≠ i というこ 2 ととなる。

ただし、sign(x)はxが0以上であれば1、そうでなければ0となる関数であり、f(x)は、数18のように定義される。

[数18]

[数19]

$$f(x) = \ln \frac{e^x + 1}{e^x - 1}$$

15 さらに、H[j,i]=1 を満たすすべての j,i の組み合わせについて、[数19] を計算し、その値を $\beta[j,i]$ に格納する(ステップS904)。

$$\sum_{j' \in B(i) \setminus j} \alpha[j', i]$$

さらに、 $1 \le i \le n$ のそれぞれの i について、[数 $2 \ 0$] を計算し、計算結果の値が 0 以上であれば (sign を とれば 1 になるのであれば)、z[i] に 0 を格納し、そうでなければ z[i] に 1 を格納する(ステップ S 9 0 5)。

5 [数20]

$$\lambda_i + \sum_{j' \in B(i)} \alpha[j', i]$$

さらに、z のパリティをチェックする(ステップS906)。すなわち、行列 H に、ベクトル z を転置したもの H z を計算し、その結果が 0 ベクトルになるか否かを調べる。

10 z のパリティが合っている場合(ステップ S 9 0 6 ; Y e s)、得られた z を、復号の結果として出力し(ステップ S 9 0 7)、本処理を終了する。

一方、パリティが合っていない場合は、ステップS902に戻る(ステップ S906; No)。

L 回の繰り返しが終わったら (ステップS902; Yes)、そのときに得 15 られている z を、復号の結果として出力し (ステップS908)、本処理を終 了する。

(実験結果)

図10は、以下の諸元において本システムの性能を計算機シミュレーションによって調べた結果を表すグラフである。本グラフにおいて、横軸は Eb/No、 0 縦軸はBER (Bit Error Rate) であり、受信側でのステップS902~ステップS906の繰り返し回数 L が 1、2、5、10、50回の場合と、LDP C符号化を行わなかった場合(U)の結果が示されている。 本計算機シミュレーションでは、(128,64,7) LDPC符号を使用し、サブキャリア数を128とし、対角成分をコヒーレントバンド幅以上にスプリットして、ドップラ周波数 10Hz 環境下における性能を求めた。

本グラフを見れば明らかな通り、繰り返し回数 L が 1 ~ 2回の場合には、 LDPC符号化をしないよりも性能が低下する区間があるが、5回以上の繰り 返しを行うと、ほとんどすべての区間でLDPC符号化をしないよりも性能が 向上する。また、繰り返し回数 L を増やせばそれだけBERは低下し、性能 は向上するが、回数を増やした場合の性能向上の度合は、しだいに鈍くなって いくこともわかる。

10 これらの送信装置、受信装置は、ソフトウェアラジオなどの技術を用いれば、 各種のコンピュータ、FPGA (Field Programmable Gate Array)、DSP (Digital Signal Processor) にソフトウェアを与えることによって実現することができる。

産業上の利用性

15

本発明により、対角成分以外の成分が0であるユニタリ行列による変復調を 用いて効率良く通信を行う送信装置、受信装置、送信方法、受信方法、ならび に、これらをコンピュータ上にて実現するためのプログラムを提供することが できる。

請求の範囲

1. 符号化部と、直並列変換部と、ユニタリ行列変調部と、スプリット部と、ジフーリエ変換部と、並直列変換部と、送信部と、を備える送信装置であって、前記符号化部は、伝送すべき信号の入力を受け付けて、これを低密度パリティチェック符号化した符号化済信号を出力し、

前記直並列変換部は、前記出力された符号化済信号を直並列変換して、m(m ≥ 2)個の中間信号を出力し、

10 前記ユニタリ行列変調部は、前記出力された m 個の中間信号を、対角成分以外が 0 である m 行 m 列のユニタリ行列に変調して、得られる行列を出力し、前記スプリット部は、前記出力された行列の対角成分のそれぞれを、前記逆フーリエ変換部の入力チャネルに入力信号として与え、

前記逆フーリエ変換部は、その入力チャネルに与えられた入力信号を逆フー リエ変換して得られる m 個の逆フーリエ変換済み信号を出力し、

前記並直列変換部は、前記出力された m 個の逆フーリエ変換済み信号を並直列変換して1つの送信信号を出力し、

前記送信部は、前記出力された送信信号を送信し、

前記逆フーリエ変換部のチャネル同士の周波数の差は、いずれも所定のコヒ 20 ーレントバンド幅以上である

ことを特徴とするもの。

15

2. 受信部と、直並列変換部と、フーリエ変換部と、逆スプリット部と、ユニタリ行列復調部と、並直列変換部と、復号化部と、を備える受信装置であっ 25 て、

前記受信部は、送信された送信信号を受信して、これを受信信号として出力し、

前記直並列変換部は、前記出力された受信信号を直並列変換して m (m ≥ 2) 個の中間信号を出力し

前記フーリエ変換部は、前記出力された m 個の中間信号をフーリエ変換して得られる m 個のフーリエ変換済み信号を出力し、

5 前記逆スプリット部は、前記出力された m 個のフーリエ変換済み信号を、 前記ユニタリ行列復調部に与え、

前記ユニタリ行列復調部は、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列から、対角成分以外が 0 である m 行 m 列のユニタリ行列に対応付けられた信号を復調して、これを復調済信号として出力し、

前記並直列変換部は、前記復調された複数の復調済信号を並直列変換して、 これを直列化済信号として出力 し、

前記復号化部は、前記出力された直列化済信号を低密度パリティチェック復号化して、これを伝送された信号として出力し、

15 前記フーリエ変換部のチャネル同士の周波数の差は、いずれも所定のコヒー レントバンド幅以上である

ことを特徴とするもの。

10

3. 符号化工程と、直並列変換工程と、ユニタリ行列変調工程と、スプリッ 20 ト工程と、逆フーリエ変換工程と、並直列変換工程と、送信工程と、を備える 送信方法であって、

前記符号化工程では、伝送すべき信号の入力を受け付けて、これを低密度パリティチェック符号化した符号化済信号を出力し、

前記直並列変換工程では、前記出力された符号化済信号の入力を受け付けて、 25 これを直並列変換して、m (m ≥ 2)個の中間信号を出力し、

前記ユニタリ行列変調工程では、前記出力された m 個の中間信号を、対角成分以外が 0 である m 行 m 列のユニタリ行列に変調して、得られる行列を出

カし、

前記スプリット工程では、前記出力された行列の対角成分のそれぞれを、逆 フーリエ変換の入力チャネルに入力信号として与え、

前記逆フーリエ変換工程では、逆フーリエ変換の入力チャネルに与えられた 5 入力信号を逆フーリエ変換して得られる m 個の逆フーリエ変換済み信号を出 力し、

前記並直列変換工程では、前記出力された m 個の逆フーリエ変換済み信号を並直列変換して1つの送信信号を出力し、

前記送信工程では、前記出力された送信信号を送信し、

10 前記逆フーリエ変換工程における逆フーリエ変換のチャネル同士の周波数の 差は、いずれも所定のコヒーレントバンド幅以上である ことを特徴とするもの。

4. 受信工程と、直並列変換工程と、フーリエ変換工程と、逆スプリット工 15 程と、ユニタリ行列復調工程と、並直列変換工程と、復号化工程と、を備える 受信方法であって、

前記受信工程では、送信された送信信号を受信して、これを受信信号として 出力し、

前記直並列変換工程では、前記出力された受信信号を直並列変換して m (m 20 ≥ 2)個の中間信号を出力し

前記フーリエ変換工程では、前記出力された m 個の中間信号をフーリエ変換して得られる m 個のフーリエ変換済み信号を出力し、

前記逆スプリット工程では、前記出力された m 個のフーリエ変換済み信号を、前記ユニタリ行列復調工程に与え、

25 前記ユニタリ行列復調工程では、与えられた m 個のフーリエ変換済み信号 のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列から、 対角成分以外が 0 である m 行 m 列のユニタリ行列に対応付けられた信号を復

調して、これを復調済信号として出力し、

前記並直列変換工程では、前記復調された複数の復調済信号を並直列変換して、これを直列化済信号として出力し、

前記復号化工程では、前記出力された直列化済信号を低密度パリティチェッ ク復号化して、これを伝送された信号として出力し、

前記前記フーリエ変換工程におけるフーリエ変換のチャネル同士の周波数の 差は、いずれも所定のコヒーレントバンド幅以上である ことを特徴とするもの。

10 5. コンピュータを、符号化部、直並列変換部、ユニタリ行列変調部、スプリット部、逆フーリエ変換部、並直列変換部、および、送信部として機能させるプログラムであって、

前記プログラムは、前記コンピュータにおいて、

前記符号化部が、伝送すべき信号の入力を受け付けて、これを低密度パリテ 15 ィチェック符号化した符号化済信号を出力し、

前記直並列変換部が、前記出力された符号化済信号の入力を受け付けて、これを直並列変換して、m (m ≥ 2)個の中間信号を出力し、

前記ユニタリ行列変調部が、前記出力された m 個の中間信号を、対角成分以外が 0 である m 行 m 列のユニタリ 行列に変調して、得られる行列を出力し、

20 前記スプリット部が、前記出力された行列の対角成分のそれぞれを、前記逆 フーリエ変換部の入力チャネルに入力信号として与え、

前記逆フーリエ変換部が、その入力チャネルに与えられた入力信号を逆フー リエ変換して得られる m 個の逆フー リエ変換済み信号を出力し、

前記並直列変換部が、前記出力された m 個の逆フーリエ変換済み信号を並 25 直列変換して1つの送信信号を出力し、

前記送信部が、前記出力された送信信号を送信し、

前記逆フーリエ変換部のチャネル同士の周波数の差が、いずれも所定のコヒ

ーレントバンド幅以上である

ように機能させることを特徴とするプログラム。

6. コンピュータを、受信部、直並列変換部、フーリエ変換部、逆スプリッ5 ト部、ユニタリ行列復調部、並直列変換部、および、復号化部として機能させるプログラムであって、

前記プログラムは、前記コンピュータを、

前記受信部が、送信された送信信号を受信して、これを受信信号として出力し、

10 前記直並列変換部が、前記出力された受信信号を直並列変換して m (m ≥ 2) 個の中間信号を出力し

前記フーリエ変換部が、前記出力された m 個の中間信号をフーリエ変換して得られる m 個のフーリエ変換済み信号を出力し、

前記逆スプリット部が、前記出力された m 個のフーリエ変換済み信号を、 15 前記ユニタリ行列復調部に与え、

前記ユニタリ行列復調部が、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列から、対角成分以外が 0 である m 行 m 列のユニタリ行列に対応付けられた信号を復調して、これを復調済信号として出力し、

20 前記並直列変換部が、前記復調された複数の復調済信号を並直列変換して、 これを直列化済信号として出力し、

前記復号化部が、前記出力された直列化済信号を低密度パリティチェック復号化して、これを伝送された信号として出力し、

前記フーリエ変換部のチャネル同士の周波数の差が、いずれも所定のコヒー 25 レントバンド幅以上である

ように機能させることを特徴とするプログラム。

7. 符号化部と、直並列変換部と、複数のユニタリ行列変調部と、スプリット部と、逆フーリエ変換部と、並直列変換部と、送信部と、を備える送信装置であって、

前記符号化部は、伝送すべき信号の入力を受け付けて、これを低密度パリテ 5 ィチェック符号化した符号化済信号を出力し、

前記直並列変換部は、前記出力された符号化済信号の入力を受け付けて、これを直並列変換して、 $m \times n$ ($m \ge 2$, $n \ge 1$)個の中間信号を出力し、

前記複数のユニタリ行列変調部のそれぞれは、前記出力された m × n 個の中間信号のうちのいずれか m 個を重複なく、対角成分以外が 0 である m 行 m 列のユニタリ行列に変調して、得られる行列を出力し、

前記スプリット部は、前記出力された行列の対角成分のそれぞれを、前記逆 フーリエ変換部の入力チャネルに入力信号として与え、

前記逆フーリエ変換部は、その入力チャネルに与えられた入力信号を逆フー リエ変換して得られる m 個の逆フーリエ変換済み信号を出力し、

15 前記並直列変換部は、前記出力された m 個の逆フーリエ変換済み信号を並直列変換して1つの送信信号を出力し、

前記送信部は、前記出力された送信信号を送信し、

前記逆フーリエ変換部のチャネル同士のうち、前記複数のユニタリ行列変調部から出力される行列の対角成分が与えられるチャネル同士の周波数の差は、

20 いずれも所定のコヒーレントバンド幅以上である

ことを特徴とするもの。

8. 請求項7に記載の送信装置であって、

ことを特徴とするもの。

- 9. 受信部と、直並列変換部と、フーリエ変換部と、逆スプリット部と、複数のユニタリ行列復調部と、並直列変換部と、復号化部と、を備える受信装置であって、
- 5 前記受信部は、送信された送信信号を受信して、これを受信信号として出力 し、

前記直並列変換部は、前記出力された受信信号を直並列変換して $m \times n$ ($m \ge 2$, $n \ge 1$)個の中間信号を出力し

前記フーリエ変換部は、前記出力された m × n 個の中間信号をフーリエ変 10 換して得られる m × n 個のフーリエ変換済み信号を出力し、

前記逆スプリット部は、前記出力された m×n個のフーリエ変換済み信号を、n個ずつ重複なく前記ユニタリ行列復調部のそれぞれに与え、

前記複数のユニタリ行列復調部のそれぞれは、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列 の行列から、対角成分以外が 0 である m 行 m 列のユニタリ行列に対応付けられた信号を復調して、これを復調済信号として出力し、

前記並直列変換部は、前記復調された複数の復調済信号を並直列変換して、これを伝送された信号として出力し、

前記復号化部は、前記出力された直列化済信号を低密度パリティチェック復 20 号化して、これを伝送された信号として出力し、

前記フーリエ変換部のチャネル同士のうち、前記複数のユニタリ行列復調部のそれぞれに与えられるフーリエ変換済み信号を出力するチャネル同士の周波数の差は、いずれも所定のコヒーレントバンド幅以上である

ことを特徴とするもの。

25

10. 請求項9に記載の受信装置であって、

前記複数のユニタリ行列復調部のそれぞれは、

対角成分以外が 0 である m 行 m 列のユニタリ行列であって、あらかじめ定められた複数のユニタリ行列のそれぞれと、与えられた m 個のフーリエ変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列と、を対比して、当該あらかじめ定められた複数のユニタリ行列のうち、そのユークリッド距離が最小のものを選択し、当該選択されたものを復調の結果とする

ことを特徴とするもの。

- 11. 請求項10に記載の受信装置であって、

ことを特徴とするもの。

15 12. コンピュータを、符号化部、直並列変換部、複数のユニタリ行列変調 部、スプリット部、逆フーリエ変換部、並直列変換部、および、送信部として 機能さるプログラムであって、

前記プログラムは、前記コンピュータにおいて、

前記符号化部は、伝送すべき信号の入力を受け付けて、これを低密度パリテ 20 ィチェック符号化した符号化済信号を出力し、

前記直並列変換部は、伝送すべき信号の入力を受け付けて、これを直並列変換して、 $m \times n \ (m \ge 2, n \ge 1)$ 個の中間信号を出力し、

前記複数のユニタリ行列変調部のそれぞれは、前記出力された $m \times n$ 個の中間信号のうちのいずれか m 個を重複なく、対角成分以外が 0 である m 行 m 25 列のユニタリ行列に変調して、得られる行列を出力し、

前記スプリット部は、前記出力された行列の対角成分のそれぞれを、前記逆 フーリエ変換部の入力チャネルに入力信号として与え、 WO 2005/062509 PCT/JP2003/016275 36

前記逆フーリエ変換部は、その入力チャネルに与えられた入力信号を逆フー リエ変換して得られるm個の逆フーリエ変換済み信号を出力し、

前記並直列変換部は、前記出力された m 個の逆フーリエ変換済み信号を並 直列変換して1つの送信信号を出力し、

前記送信部は、前記出力された送信信号を送信し、 5

前記逆フーリエ変換部のチャネル同士のう ち、前記複数のユニタリ行列変調 部から出力される行列の対角成分が与えられ るチャネル同士の周波数の差は、 いずれも所定のコヒーレントバンド幅以上で ある

ように機能させることを特徴とするプログラム。

10

13. 請求項12に記載のプログラムであって、

当該コンピュータを、

前記複数のユニタリ行列変調部のうち、i 番目のものが出力する行列の i 行 i 列の対角成分(ただし $0 \le i \le i \le n$)は、 前記逆フーリエ変換部の $i \times m + i \le n$ 15 番目の入力チャネルに与えられる

ように機能させることを特徴とするもの。

コンピュータを、受信部、直並列変換部、フーリエ変換部、逆スプリ ット部、複数のユニタリ行列復調部、並直列変換部、および、復号化部として 20 機能させるプログラムであって、

当該プログラムは、当該コンピュータを、

前記受信部は、送信された送信信号を受信 して、これを受信信号として出力 し、

前記直並列変換部は、前記出力された受信信号を直並列変換してm×n(m 25 ≥ 2, n≥ 1)個の中間信号を出力し

前記フーリエ変換部は、前記出力された m × n 個の中間信号をフーリエ変 換して得られるm×n個のフーリエ変換済み 信号を出力し、

WO 2005/062509

前記逆スプリット部は、前記出力された $m \times n$ 個のフーリエ変換済み信号を、n 個ずつ重複なく前記ユニタリ行列復調部のそれぞれに与え、

前記複数のユニタリ行列復調部のそれぞれは、与えられた m 個のフーリエ 変換済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列 の行列から、対角成分以外が 0 である m 行 m 列のユニタリ行列に対応付けら れた信号を復調して、これを復調済信号として出力し、

前記並直列変換部は、前記復調された複数の復調済信号を並直列変換して、 これを伝送された信号として出力し、

前記復号化部は、前記出力された直列化済信号を低密度パリティチェック復 10 号化して、これを伝送された信号として出力し、

前記フーリエ変換部のチャネル同士のうち、前記複数のユニタリ行列復調部のそれぞれに与えられるフーリエ変換済み信号を出力するチャネル同士の周波数の差は、いずれも所定のコヒーレントバンド幅以上である

ように機能させることを特徴とするプログラム。

15

15. 請求項14に記載のプログラムであって、

当該コンピュータにおいて、

前記複数のユニタリ行列復調部のそれぞれは、

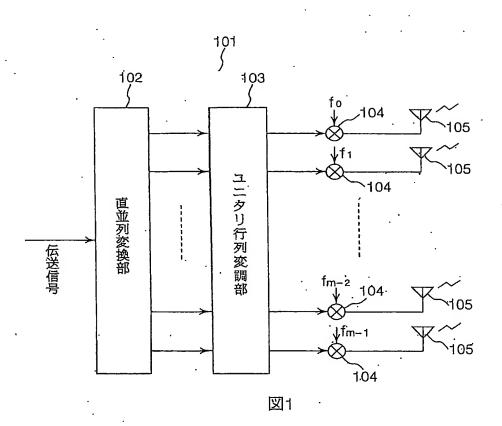
対角成分以外が 0 である m 行 m 列のユニタリ行列であって、あらかじめ定 20 められた複数のユニタリ行列のそれぞれと、与えられた m 個のフーリエ変換 済み信号のそれぞれが対角成分であり対角成分以外が 0 である m 行 m 列の行列と、を対比して、当該あらかじめ定められた複数のユニタリ行列のうち、そのユークリッド距離が最小のものを選択し、当該選択されたものを復調の結果とする

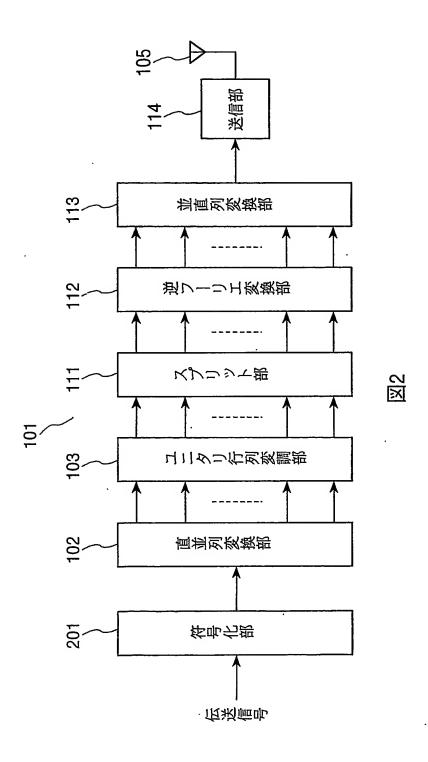
- 25 ように機能させることを特徴とするプログラム。
 - 16. 請求項15に記載のプログラムであって、

当該コンピュータにおいて、

前記複数のユニタリ行列復調部のうち、i 番目のものが対比する行列のj 行 j 列の対角成分(ただし $0 \le i \le i \le n$) は、前記逆フーリエ変換部の $j \times m+i$ 番目の出力チャネルから出力されたものである

5 ように機能させることを特徴とするプログラム。





PCT/JP2003/016275

3/10

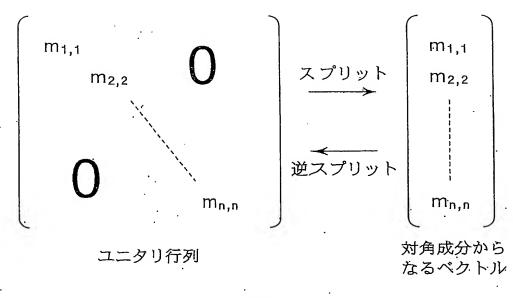
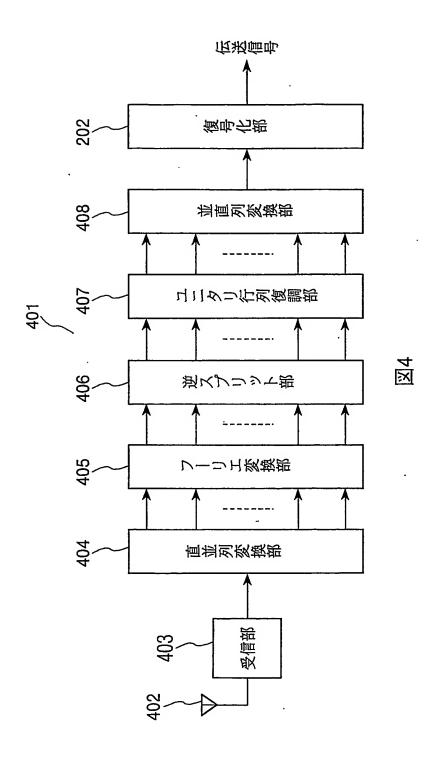
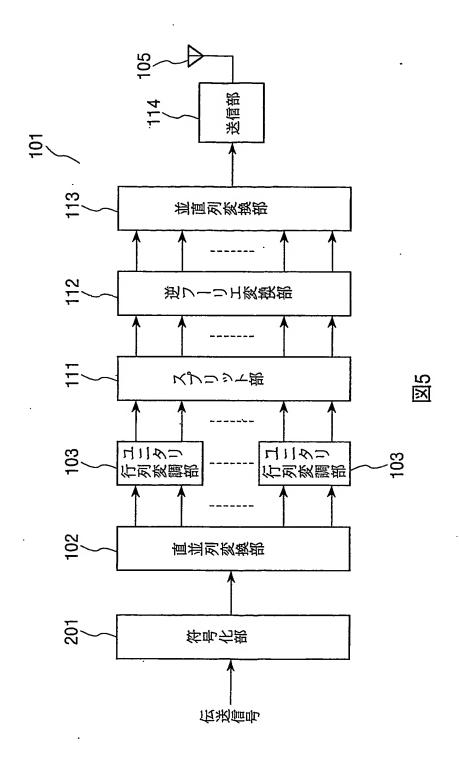
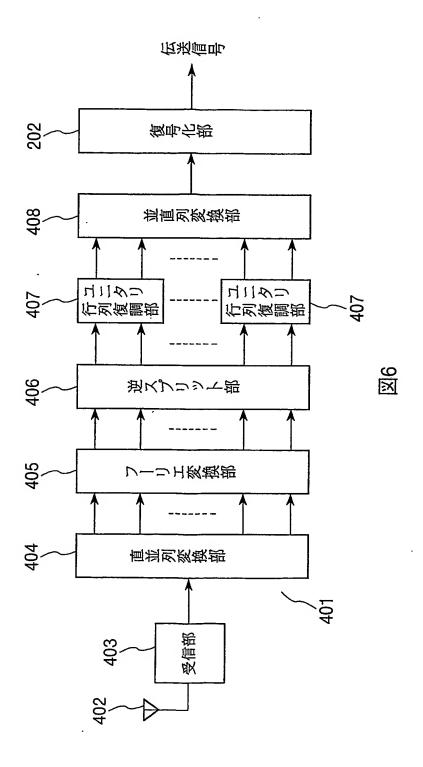
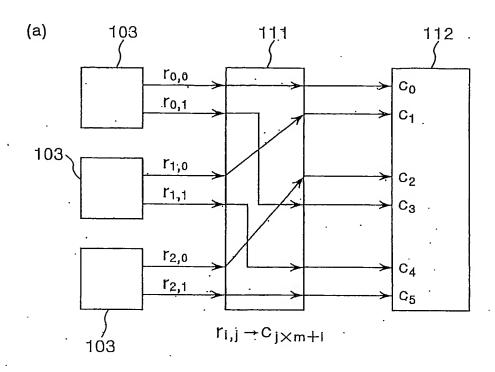


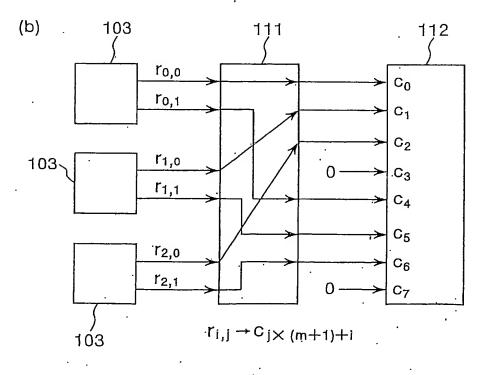
図3

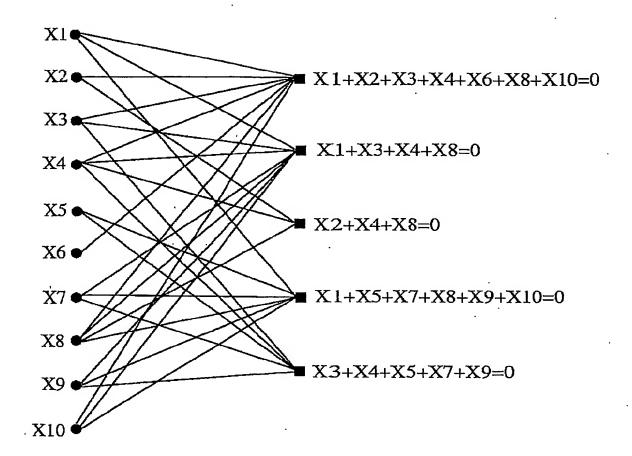


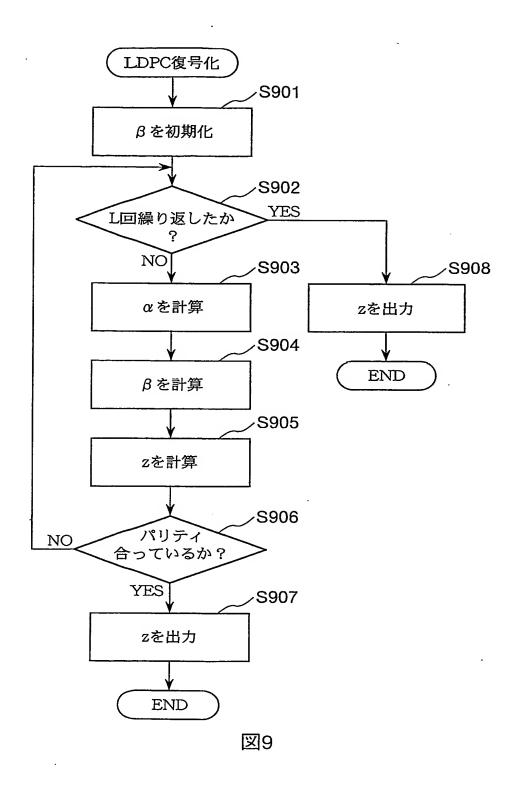












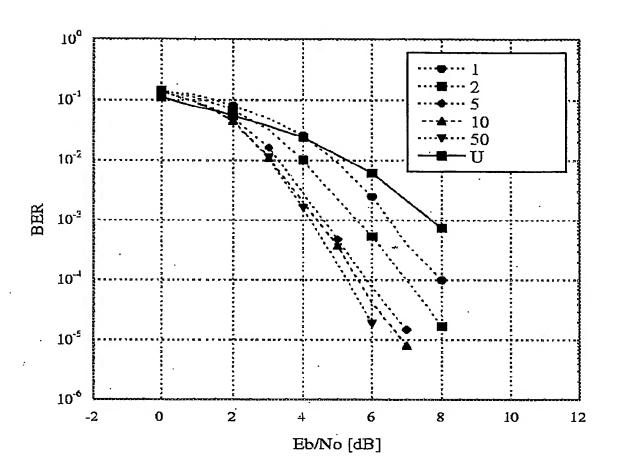


図10

INTERNATIONAL SEARCH REPORT

International application No. PCT/JP03/16275

A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H04J11/00						
According t	According to International Patent Classification (IPC) or to both national classification and IPC					
B. FIELD	S SEARCHED					
Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H04J11/00						
Documentat	tion searched other than minimum documentation to the					
Koka	uyo Shinan Koho 1926-1996 i Jitsuyo Shinan Koho 1971-2003	Jitsuyo Shinan Toroku Koh	o 1996–2003			
Electronic d	ata base consulted during the international search (name	ne of data base and, where practicable, sea	rch terms used)			
		,				
C. DOCU	MENTS CONSIDERED TO BE RELEVANT	·	,			
Category*	Citation of document, with indication, where ap	• • •	Relevant to claim No.			
A	Masatoshi YASU, Iwao SASASE, Coherent and Differential United Modulated OFDM with Bit Internation and Communication Kenkyu Hokoku, Vol.102, No.39 (22.10.02), pages 75 to 80 Naoki YOSHIMOCHI, Tomohiro HIMIZUKI, Iwao SASASE, "Broadbaokeru LDPC Fugo o Mochiita United Hencho OFDM Hoshiki", The Insertice And August 1988 (20.10.02)	itary Space-Time rleaving for Multiple rte of Electronics, re Engineers Gijutsu re 22, 22 October, 2002 IRAMOTO, Atsushi and Mobile Channel ni ritary Kukan Jikan rititute of Electronics,	1-16			
	Information and Communication Kenkyu Hokoku, Vol.102, No.55 (17.01.03), pages 91 to 96		_			
× Furth	er documents are listed in the continuation of Box C.	See patent family annex.				
"A" document defining the general state of the art which is not considered to be of particular relevance		"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be				
- to to to the providence and the providence of the control of the		considered novel or cannot be considered step when the document is taken alone "Y" document of particular relevance; the considered to involve an inventive step.	claimed invention cannot be			
"O" docume	reason (as specified) ent referring to an oral disclosure, use, exhibition or other	combined with one or more other such	documents, such			
means combination being obvious to a person skilled in the art "P" document published prior to the international filing date but later than the priority date claimed companies that the priority date claimed companies the same patent family						
Date of the actual completion of the international search 30 March, 2004 (30.03.04) Date of mailing of the international search 13 April, 2004 (13.04.04)						
Name and mailing address of the ISA/ Japanese Patent Office		Authorized officer				
Facsimile No.		Telephone No.				

INTERNATIONAL SEARCH REPORT

International application No. PCT/JP03/16275

ategory*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No
A	Bertrand M. Hochwald, Thomas L. Marzetta, "Unitary space-time modulation for multiple-antenne communications in Rayleigh Flat Fading", IEEE Transactions on Information Theory, March 2000, Vol.46, No.2, pages 543 to 564	1-16
		_
	·	
	·	
	·	

Form PCT/ISA/210 (continuation of second sheet) (July 1998)

国際調査報告

A. 発明の属する分野の分類(国際特許分類(IPC)) Int. Cl' H04J11/00				
D 591***.4	ニュた八服			
調査を行った	_{うった分野}	•		
最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1926-1996年 日本国公開実用新案公報 1971-2003年 日本国登録実用新案公報 1994-2003年 日本国実用新案登録公報 1996-2003年				
国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)				
C. 関連する				
引用文献の カテゴリー*		ときは、その関連する箇所の表示	関連する 請求の範囲の番号	
A	安昌俊、笹瀬厳, "Convolutional Cial Unitary Space-Time Modulated for Multiple Antennas system", "告, Vol. 102, No. 392, p. 75-80	OFDM with Bit Interleaving 電子情報通信学会技術研究報	1-16	
区 C欄の続き	きにも文献が列挙されている。	□ パテントファミリーに関する別	紙を参照。	
* 引用文献のカテゴリー 「A」特に関連のある文献ではなく、一般的技術水準を示すもの 「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの 「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献(理由を付す) 「O」口頭による開示、使用、展示等に言及する文献「P」国際出願日前で、かつ優先権の主張の基礎となる出願		の日の後に公表された文献 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 の理解のために引用するもの 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの 「&」同一パテントファミリー文献		
国際調査を完	了した日 30.03.04	国際調査報告の発送日 13.4	. 2004	
日本国	D名称及びあて先 国特許庁 (ISA/JP) 即便番号100-8915	特許庁審査官(権限のある職員) 高野 洋	5K 9647	
東京者	B千代田区霞が関三丁目4番3号	電話番号 03-3581-1101	内線 3556	

C (続き).	関連すると認められる文献	関連する
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	請求の範囲の番号
A	吉持直樹、平本知宏、水木篤志、安昌俊、笹瀬厳, "ブロードバンドモバイルチャネルにおけるLDPC符号を用いたユニタリ空間時間変調OFDM方式",電子情報通信学会技術研究報告,Vol. 102,No. 551,2003.01.17,pp. 91-96	1-16
A .	Bertrand M. Hochwald, Thomas L. Marzetta, "Unitary space-time modulation for multiple-antenna communications in Rayleigh Flat Fading", IEEE Transactions on Information Theory, March 2000, Vol. 46, No. 2, pp. 543-564	1-16
·		